## **EUROPEAN PATENT OFFICE**

## **Patent Abstracts of Japan**

PUBLICATION NUMBER

54050269

PUBLICATION DATE

20-04-79

APPLICATION DATE

28-09-77

APPLICATION NUMBER

52117167

APPLICANT: NEC HOME ELECTRONICS LTD;

**INVENTOR:** 

IMAI KOICHI;

INT.CL.

H01L 23/12

TITLE

SEMICONDUCTOR DEVICE

ABSTRACT :

PURPOSE: To mount pellets to a substrate by sandwiching a high melting-point solder

layer with low melting point solder layers.

CONSTITUTION: Low melting point solder layers 2b, 2b' of 200 to 220°C in melting point mainly composed of silver and tin are laminated on the front and back of a high melting point solder layer 2a of 300 to 350°C in melting point mainly composed of silver, tin and lead. When the solder layers 2 are heated at 200 to 220°C on a substrate 1, a pellet 3 is bonded at a uniform thickness by the high temperature solder layer 2a, thus it does not bocome brittle owing to thermal fatigue despite long term operation

COPYRIGHT: (C)1979,JPO&Japio

## (9日本国特許庁(JP)

⑩特許出願公開

# ⑩公開特許公報(A)

昭54—50269

⑤Int. Cl.²
H 01 L 23/12

識別記号 🕹 日本分類

99(5) C 21

庁内整理番号

43公開 昭和54年(1979) 4 月20日

7357—5 F

発明の数 1 審査請求 未請求

(全 3 頁)

### 69半導体装置

②特 願 昭52-117167

**②**出

頭 昭52(1977)9月28日

70発 明 者 今井浩一

大阪市北区梅田2番地 新日本 電気株式会社内

①出 願 人 新日本電気株式会社

大阪市北区梅田2番地

明 細 書

発明の名称

半導体装價

#### 特許請求の範囲

- (1) ペレット取付基板に、ペレットを半田崩を介して取付けたものにおいて、前配半田順を、低級点半田順で高級点半田順をサンドイッチして被順形成したことを将後とする半導体装置。
- (2) 前記半田勝を、高融点半田等片の両面に各々低 戦点半田等片を被滑して構成した特許請求の範囲 率(1) 項記載の半導体装置。

#### 毎明の幹細な税明

この発明は、半導体装作、特に、ペレットを取付基板に半田付けして得られるペレット取付機体に関するものである。

従来より、半導体質優は、取付基板である放無 板にペレットを取付けて、ペレット取付権体とす るには、半円付けが、作業性がよくしかも原価的 に低度なので貫用されている。

この発明は、上記の欠点を解消するために提案 するものである。その主旨は、半田勝を低時点半 田勝で高敏点半田勝をサンドイッチして種層形成 することである。以下にこの発明の一寒晒例を図 而を参照しつつ戦明する。

無1 図は、ペレット取付機体の断面図であり、 1 は取付蒸板としての放映板、2は銀、縄、鉛を 主成分とする験点が300℃~3500℃程度で例 をは厚さが20 A程度の高敏点半田層2 aの表面 及び裏面に銀銀を主成分とする融点が200℃~ 220℃程度の低軟点半田層2 b,2 がをサンドイッチ状に種隔し、勝全体の厚さを、例をは30 4 現度に形成した半田層、5 はペレットである。

はなく、単体の金属務板に費き換えても、所定の厚さに製定することはできるが、この場合は、高順点半田と比較してペレントから取付基板への熱伝達体や電気時体が劣り、さらに半田ぬれ姓の点で開騒があり渡切ではない。

この発明は、上記の如く構成するから、ペペレットと取付落板を検している半田層の厚さに設定でき、熱疲労により劣化することが防止され、しまた、半田層の関連を表現である。しかも半導体ではあるという優れた効果を存する。

#### 以前の簡単な説明

第1日はこの発明の一支施例を示す半導体模様のペレット取付標体の新面図、第2回は、その半田蘭の形成を説明する新面図である。

に製定されるので、長時間動作しても共存分に十分耐えることができ、半田県2の一部がもろくなることも限止できるからである。

上記の半田爾2を形成する場合には、 気2 図に示すように、子め高級点半田薄片 2 0m,2 bmをローラ 4 で冷順圧接する等の手段によつてクラッドして被着させサンドインチ状に形成し、高級点半田薄片 2 a でを高級点半田塔2 a として、低級点半田港片 2 bで。2 ビをそれぞれ低級点半田暦 2 b 、 2 ビをおるように構成すると、ベレット神体製作の作業が容易でより好ましい。

尚低融点半出海をベレフトの半田付面並びに取付基板上に各々形成し、高融点半出海片をサンドイフチして加熱溶散して半田湯を形成することもできるが、この場合には、サンドインチする時、低融点半田湯に周囲の空気がまき込まれて気泡が出来たりする恐れがもり、上記実施例程の効果は期待できない。

また上配実施例中の高融点半田層2mを半田で

1 ...... 取付基板、 2 ........ 半田椒、

2 a …… 高聯点半田縣、 2b,2b"…… 低融点半田縣、 2 a"…… 高融点半田藩片、 2bs,2b""……低融点半田静片、 5 …… ペレット。

特許出願人 新日本電気株式会社





